علائم اختصاری و اصطلاحات فنی

|  |  |  |
| --- | --- | --- |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |

فهرست مطالب

**No table of contents entries found.**

فهرست اشکال

**No table of figures entries found.**

فهرست جداول

**No table of figures entries found.**

ما قصد نداریم الگوریتم های پردازش سیگنال را طراحی کنیم. بلکه قصد داریم این الگوریتم ها را بر روی FPGA پیاده سازی کنیم. طراحی این الگوریتم ها یک موضوع جداست که تخصص خاصی را می طلبد (معمولا فارغ التحصیلان مخابرات طراحان این الگوریتم ها هستند)